

周生明简历

周生明 深圳市地方级领军人才，高级工程师，深圳大学客座教授，国内知名半导体集成电路专家。曾任北京国营八七八厂双极和 CMOS 集成电路技术员和科长、深圳市超大规模集成电路前工序领导小组办公室技术部长、国家集成电路设计深圳产业化基地主任等职，现任南方科技大学深港微电子学院筹建办公室副主任。



曾兼任国家 863 计划“面向行业 / 领域的 IT 资源挖掘、验证和组织关键技术及系统”重点项目总体专家组专家；国家“核高基”01 重大专项核心专家；北京大学深圳研究生院信息工程学院学术委员会委员；深圳大学信息工程学院硕士培养指导委员会主任；深圳职业技术学院电子类产学研用指导委员会主任；中国半导体行业协会常务理事、IC 设计分会副理事长；集成电路技术省部院产学研创新联盟理事长（广东省）；集成电路产学研联盟理事长（深圳市、南山区）；国家集成电路公共服务联盟副理事长（国家工信部指导）；国家集成电路设计产业技术创新战略联盟副理事长（国家科技部指导）。

具有较全面和较深入的半导体专业知识和实践经验。对国际和国内半导体技术的发展趋势及市场状况有较深入的了解和研究，对深圳市 IC 产业的发展提出了很多具有建设性的建议，熟悉深圳市 IC 类企业以及电子类企业的情况。具有长期的集成电路领域工作和管理经验，领导建立了一整套运作管理 IC 设计公共技术服务平台的理论和实践体系。具有丰富的科研项目规划、组织、管理经验，官产学研资合作经验，广泛的企业、学校和专家人脉。

近年来主持国家“核高基”重大专项、863 计划等国家类项目 9 项，广东省各类科技重大项目 5 项，以及多项深圳市各类科研项目。发表论文数篇，主编和联合主编专业技术著作 2 部。申请发明专利 9 项，6 项已获授权。